

ナノCMOS時代のAD変換器の高性能化技術

概要：

デジタル信号処理技術の進歩は著しく、信号処理はデジタルに置き換わりつつある。一方、自然界の信号はアナログであるので、デジタル信号処理するためにはそのアナログ信号をアナログ・デジタル変換器(AD変換器)によりデジタル信号に変換する必要がある。

このAD変換器の高速化・高精度化技術は急速に進展しているが、その中でとくに最近注目されているのが、デジタル誤差補正・自己校正によるAD変換器性能向上技術である。また、LSI微細化に伴い、信号を電圧分解能ではなく時間分解能で扱う回路方式およびこの方式を用いたAD変換器が新技術として関心を集めている。

本セミナーではこれらをわかりやすく解説する。