

MX1238 Pad-Pin Assignment (10mm chip), V2.1 2008.4.9, Y. Arai(KEK)

LEFT

Package:177PGA (左上Padを1番とする)

PAD Position	W/B No.	OKI Pin No.	EIAJ Pin No.	Buffer	Pin Name	Inside Name	I/O	Comment
1	89	169	M4	pad90.4M_noM123	VDET	VDET		Handle wafer voltage
2				-	-	-		none
3				-	-	-		none
4				-	-	-		none
5	90	93	P2	S02_CORNER_VER2_L4	VDD18	VDD18		1.8V VDD core
6	91	44	P1	S02_CORNER_VER2_L4	VDD33	VDD33		3.3V VDD I/O
7	92	136	M3	S02_CORNER_VER2_L4	VSS	VSS		Ground
8				S02_VDD18_L4	VDD18	VDD18	C	1.8V VDD core
9				S02_VSS_L4	VSS	VSS	C	Ground
10	93	170	L4	S02_VSS_L4	VSS	VSS	C	Ground
11	94	94	N2	S02_VDD18_L4	VDD18	VDD18	C	1.8V VDD core
12				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
13	95	45	N1	iod_L4	VREF	VREF		
14	96	95	M2	iod_L4	VTHL	VTHL		
15	97	137	L3	iod_L4	VFB	VFB		
16				S02_VSS_L4	VSS	VSS		Ground
17	98	46	M1	iod_L4	VFINE	VFINE		
18	99	171	K4	iod_L4	VTHH	VTHH		
19	100	96	L2	S02_VDD18_L4	VDD18	VDD18	C	1.8V VDD core
20	101	47	L1	S02_VSS_L4	VSS	VSS	C	Ground
21				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
22				S02_VSS_L4	VSS	VSS		Ground
23				S02_VSS_L4	VSS	VSS		Ground
24				S02_VSS_L4	VSS	VSS		Ground
25				S02_VSS_L4	VSS	VSS		Ground
26				S02_VSS_L4	VSS	VSS		Ground
27				S02_VSS_L4	VSS	VSS		Ground
28				S02_VSS_L4	VSS	VSS		Ground
29				S02_VSS_L4	VSS	VSS		Ground
30				S02_VSS_L4	VSS	VSS		Ground
31	102	138	K3	S02_VDD18_L4	VDD18	VDD18	C	1.8V VDD core
32	103	97	K2	S02_VSS_L4	VSS	VSS	C	Ground
33				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
34				S02_VSS_L4	VSS	VSS		Ground
35				S02_VSS_L4	VSS	VSS		Ground
36				S02_VSS_L4	VSS	VSS		Ground
37	104	48	K1	S02_OT4A_L4	OCSR	ICSR		OE=VDD18
38	105	172	J4	S02_IT4N_L4	CSR	ICSR		
39				S02_VDD18_L4	VDD18	VDD18	C	1.8V VDD core
40	106	139	J3	S02_VSS_L4	VSS	VSS	C	Ground
41				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
42	107	98	J2	S02_IT4N_L4	RA0	(I)RA0		
43	108	49	J1	S02_IT4N_L4	RA1	IRA1		
44	109	50	H1	S02_IT4N_L4	RA2	IRA2		
45	110	99	H2	S02_IT4N_L4	RA3	IRA3		
46	111	173	H4	S02_IT4N_L4	RA4	IRA4		
47	112	140	H3	S02_IT4N_L4	RA5	IRA5		
48				S02_VSS_L4	VSS	VSS		Ground
49	113	51	G1	S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
50				S02_VSS_L4	VSS	VSS		Ground
51				S02_VDD18_L4	VDD18	VDD18	C	1.8V VDD core
52				S02_VSS_L4	VSS	VSS	C	Ground
53				S02_VSS_L4	VSS	VSS		Ground
54				S02_VSS_L4	VSS	VSS		Ground
55	114	100	G2	S02_VDD18_L4	VDD18	VDD18	C	1.8V VDD core
56				S02_VSS_L4	VSS	VSS	C	Ground
57				S02_VSS_L4	VSS	VSS		Ground
58				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
59				S02_VSS_L4	VSS	VSS		Ground
60				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O

61				S02_VSS_L4	VSS	VSS		Ground
62				S02_VSS_L4	VSS	VSS		Ground
63				S02_VDD18_L4	VDD18	VDD18	C	1.8V VDD core
64	115	141	G3	S02_VSS_L4	VSS	VSS	C	Ground
65				S02_VSS_L4	VSS	VSS		Ground
66	116	52	F1	S02_IT4N_L4	RA6	IRA6		
67	117	174	G4	S02_IT4N_L4	RAEN	IRAEN		
68				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
69				S02_VSS_L4	VSS	VSS		Ground
70	118	101	F2	S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
71				S02_VSS_L4	VSS	VSS		Ground
72				S02_VSS_L4	VSS	VSS		Ground
73				S02_VDD18_L4	VDD18	VDD18	C	1.8V VDD core
74				S02_VSS_L4	VSS	VSS	C	Ground
75				S02_VSS_L4	VSS	VSS		Ground
76				S02_VSS_L4	VSS	VSS		Ground
77				S02_VDD18_L4	VDD18	VDD18	C	1.8V VDD core
78				S02_VSS_L4	VSS	VSS	C	Ground
79				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
80	119	142	F3	iod_L4	IIN1	IIN1		VL, VH control current (preamp)
81	120	53	E1	iod_L4	VL1	VL		VL
82	121	102	E2	iod_L4	VH1	VH		VH
83	122	54	D1	iod_L4	IIN2	IIN2		VL2 control current(discriminator)
84	123	175	F4	iod_L4	VL2	VL2		VL2 monitor
85	124	143	E3	iod_L4	VH2	VH2		VH2 monitor
86	125	103	D2	iod_L4	RBUFO	RBUFO		RBUF(VL2) voltage monitor
87	126	55	C1	iod_L4	VRBUF	VRBUF		RBUF(VL2) monitor amp bias
88				S02_VSS_L4	VSS	VSS	C	Ground
89				S02_VDD18_L4	VDD18	VDD18	C	1.8V VDD core
90				S02_VSS_L4	VSS	VSS	C	Ground
91				S02_VDD18_L4	VDD18	VDD18	C	1.8V VDD core
92	127	104	C2	S02_CORNER_VER2_L4	VDD18	VDD18		1.8V VDD core
93	128	176	E4	S02_CORNER_VER2_L4	VDD33	VDD33		3.3V VDD I/O
94	129	144	D3	S02_CORNER_VER2_L4	VSS	VSS		Ground
95	130	56	B1	pad90_4M_noM123	VBIAS	VBIAS		Bias Voltage
96	131	1	A1	pad90_4M_noM123	VGUARD_IO	VGUARD_IO		IO Buffer guard voltage
97				-	-	-		none
98				-	-	-		none
-	132	105	C3	Chip Back Side	VBACK	VBACK		Chip Back Side Voltage

電源/GND

Pad

Pin

C : connected to CORE

VDD33

11

4

VDD18

16

6

VSS

42

7

BOTTOM

PAD Position	W/B No.	OKI Pin No.	EIAJ Pin No.	Buffer	Pin Name	Inside Name	I/O	Comment
99	133	145	D4	pad90_4M noM123	VDET	VDET		Handle wafer voltage
100				-	-	-		none
101				-	-	-		none
102				-	-	-		none
103				S02_CORNER_VER2_L4	VDD18	VDD18		1.8V VDD core
104				S02_CORNER_VER2_L4	VDD33	VDD33		3.3V VDD I/O
105				S02_CORNER_VER2_L4	VSS	VSS		Ground
106				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
107				S02_VSS_L4	VSS	VSS		Ground
108				S02_VSS_L4	VSS	VSS		Ground
109				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
110				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
111	134	57	B2	S02_IT4N_L4	ENVL2_x	IENVL2_x		Enable VL2(not work)
112	135	2	A2	S02_IT4N_L4	WR	IWR		
113				S02_VSS_L4	VSS	VSS		Ground
114	136	106	C4	S02_IT4N_L4	DI4	IDI4		
115	137	146	D5	S02_IT4N_L4	DI5	IDI5		
116	138	58	B3	S02_IT4N_L4	DI6	IDI6		
117				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
118				S02_VSS_L4	VSS	VSS		Ground
119				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
120	139	3	A3	S02_IT4N_L4	DI7	IDI7		
121	140	59	B4	S02_IT4N_L4	DI8	IDI8		
122	141	107	C5	S02_IT4N_L4	DI9	IDI9		
123	142	4	A4	S02_IT4N_L4	DI10	IDI10		
124	143	147	D6	S02_IT4N_L4	DI11	IDI11		
125	144	60	B5	S02_IT4N_L4	DI12	IDI12		
126				S02_VSS_L4	VSS	VSS		Ground
127				S02_VSS_L4	VSS	VSS		Ground
128	145	5	A5	S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
129	146	108	C6	S02_VSS_L4	VSS	VSS		Ground
130	147	61	B6	S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
131				S02_VSS_L4	VSS	VSS		Ground
132				S02_VSS_L4	VSS	VSS		Ground
133				S02_VSS_L4	VSS	VSS		Ground
134				S02_VSS_L4	VSS	VSS		Ground
135				S02_VSS_L4	VSS	VSS		Ground
136				S02_VSS_L4	VSS	VSS		Ground
137				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
138				S02_VSS_L4	VSS	VSS		Ground
139				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
140	148	6	A6	S02_IT4N_L4	CA0	ICA0		
141	149	148	D7	S02_IT4N_L4	CA1	ICA1		
142	150	109	C7	S02_IT4N_L4	CA2	ICA2		
143	151	62	B7	S02_IT4N_L4	CA3	ICA3		
144	152	7	A7	S02_IT4N_L4	CA4	ICA4		
145	153	8	A8	S02_IT4N_L4	CA5	ICA5		
146	154	63	B8	S02_IT4N_L4	CA6	ICA6		
147				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
148				S02_VSS_L4	VSS	VSS		Ground
149				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
150	155	149	D8	S02_IT4N_L4	CAEN	ICAEN		
151				S02_VSS_L4	VSS	VSS		Ground
152				S02_VSS_L4	VSS	VSS		Ground
153				S02_VSS_L4	VSS	VSS		Ground
154				S02_VSS_L4	VSS	VSS		Ground
155				S02_VSS_L4	VSS	VSS		Ground
156				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
157				S02_VSS_L4	VSS	VSS		Ground

158	156	110	C8	S02_VDD33_L4	VDD33	VDD33	3.3V VDD I/O
159				S02_VSS_L4	VSS	VSS	Ground
160				S02_VSS_L4	VSS	VSS	Ground
161				S02_VSS_L4	VSS	VSS	Ground
162				S02_VSS_L4	VSS	VSS	Ground
163	157	9	A9	S02_IT4N_L4	ENDOUT	IENDOUT	
164	158	64	B9	S02_OT4A_L4	DO0	IDO0	OE=IENDOUT
165	159	111	C9	S02_OT4A_L4	DO1	IDO1	OE=IENDOUT
166				S02_VDD18_L4	VDD18	VDD18	1.8V VDD core
167	160	10	A10	S02_VSS_L4	VSS	VSS	Ground
168				S02_VDD33_L4	VDD33	VDD33	3.3V VDD I/O
169	161	150	D9	S02_OT4A_L4	DO2	IDO2	OE=IENDOUT
170	162	65	B10	S02_OT4A_L4	DO3	IDO3	OE=IENDOUT
171	163	112	C10	S02_OT4A_L4	DO4	IDO4	OE=IENDOUT
172	164	11	A11	S02_OT4A_L4	DO5	IDO5	OE=IENDOUT
173	165	66	B11	S02_OT4A_L4	DO6	IDO6	OE=IENDOUT
174	166	12	A12	S02_OT4A_L4	DO7	IDO7	OE=IENDOUT
175	167	151	D10	S02_OT4A_L4	DO8	IDO8	OE=IENDOUT
176	168	113	C11	S02_VSS_L4	VSS	VSS	Ground
177	169	67	B12	S02_VDD33_L4	VDD33	VDD33	3.3V VDD I/O
178	170	13	A13	S02_OT4A_L4	DO9	IDO9	OE=IENDOUT
179	171	68	B13	S02_OT4A_L4	DO10	IDO10	OE=IENDOUT
180	172	152	D11	S02_OT4A_L4	DO11	IDO11	OE=IENDOUT
181	173	114	C12	S02_OT4A_L4	DO12	IDO12	OE=IENDOUT
182	174	14	A14	S02_OT4A_L4	DO13	IDO13	OE=IENDOUT
183	175	15	A15	S02_OT4A_L4	DO14	IDO14	OE=IENDOUT
184	176	115	C13	S02_OT4A_L4	DO15	IDO15	OE=IENDOUT
185				S02_VDD33_L4	VDD33	VDD33	3.3V VDD I/O
186				S02_VDD18_L4	VDD18	VDD18	1.8V VDD core
187				S02_VSS_L4	VSS	VSS	Ground
188				S02_VSS_L4	VSS	VSS	Ground
189				S02_VDD18_L4	VDD18	VDD18	1.8V VDD core
190				S02_CORNER_VER2_L4	VDD18	VDD18	1.8V VDD core
191				S02_CORNER_VER2_L4	VDD33	VDD33	3.3V VDD I/O
192				S02_CORNER_VER2_L4	VSS	VSS	Ground
193				pad90_4M_noM123			
194				pad90_4M_noM123			
195				-	-	-	none
196				-	-	-	none

電源/GND	Pad	Pin
VDD33	11	3
VDD18	12	1
VSS	31	3

RIGHT

PAD Position	W/B No.	OKI Pin No.	EIAJ Pin No.	Buffer	Pin Name	Inside Name	I/O	Comment
197	1	153	D12	pad90_4M.noM123	VDET	VDET		Handle wafer voltage
198				-	-	-		none
199				-	-	-		none
200				-	-	-		none
201	2	69	B14	S02_CORNER_VER2_L4	VDD18	VDD18		1.8V VDD core
202	3	16	B15	S02_CORNER_VER2_L4	VDD33	VDD33		3.3V VDD I/O
203	4	116	D13	S02_CORNER_VER2_L4	VSS	VSS		Ground
204				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
205				S02_VSS_L4	VSS	VSS		Ground
206				S02_VSS_L4	VSS	VSS		Ground
207				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
208				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
209	5	154	E12	S02_OT4A_L4	COLSEL127	ICOLSEL127		
210				S02_VSS_L4	VSS	VSS		Ground
211				S02_VSS_L4	VSS	VSS		Ground
212				S02_VSS_L4	VSS	VSS		Ground
213				S02_VSS_L4	VSS	VSS		Ground
214				S02_VSS_L4	VSS	VSS		Ground
215	6	70	C14	S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
216				S02_VSS_L4	VSS	VSS		Ground
217				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
218				S02_VSS_L4	VSS	VSS		Ground
219				S02_VSS_L4	VSS	VSS		Ground
220				S02_VSS_L4	VSS	VSS		Ground
221				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
222				S02_VSS_L4	VSS	VSS		Ground
223				S02_OT4A_L4	YT31	IYT31		OE=IYTOEN
224				S02_OT4A_L4	YT30	IYT30		OE=IYTOEN
225				S02_OT4A_L4	YT29	IYT29		OE=IYTOEN
226	7	17	C15	S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
227	8	71	D14	S02_VSS_L4	VSS	VSS		Ground
228				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
229	9	117	E13	S02_OT4A_L4	YT28	IYT28		OE=IYTOEN
230	10	18	D15	S02_OT4A_L4	YT27	IYT27		OE=IYTOEN
231	11	155	F12	S02_OT4A_L4	YT26	IYT26		OE=IYTOEN
232	12	72	E14	S02_OT4A_L4	YT25	IYT25		OE=IYTOEN
233	13	19	E15	S02_OT4A_L4	YT24	IYT24		OE=IYTOEN
234	14	118	F13	S02_OT4A_L4	YT23	IYT23		OE=IYTOEN
235				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
236				S02_VSS_L4	VSS	VSS		Ground
237				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
238	15	73	F14	S02_OT4A_L4	YT22	IYT22		OE=IYTOEN
239	16	20	F15	S02_OT4A_L4	YT21	IYT21		OE=IYTOEN
240	17	156	G12	S02_OT4A_L4	YT20	IYT20		OE=IYTOEN
241	18	119	G13	S02_OT4A_L4	YT19	IYT19		OE=IYTOEN
242	19	74	G14	S02_OT4A_L4	YT18	IYT18		OE=IYTOEN
243	20	21	G15	S02_OT4A_L4	YT17	IYT17		OE=IYTOEN
244	21	22	H15	S02_OT4A_L4	YT16	IYT16		OE=IYTOEN
245	22	75	H14	S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
246	23	157	H12	S02_VSS_L4	VSS	VSS		Ground
247				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
248	24	120	H13	S02_OT4A_L4	YT15	IYT15		OE=IYTOEN
249	25	23	J15	S02_OT4A_L4	YT14	IYT14		OE=IYTOEN
250	26	76	J14	S02_OT4A_L4	YT13	IYT13		OE=IYTOEN
251	27	121	J13	S02_OT4A_L4	YT12	IYT12		OE=IYTOEN
252	28	24	K15	S02_OT4A_L4	YT11	IYT11		OE=IYTOEN
253	29	158	J12	S02_OT4A_L4	YT10	IYT10		OE=IYTOEN
254				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
255				S02_VSS_L4	VSS	VSS		Ground
256	30	77	K14	S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O

257	31	122	K13	S02_OT4A_L4	YT9	IYT9	OE=IYTOEN
258	32	25	L15	S02_OT4A_L4	YT8	IYT8	OE=IYTOEN
259	33	78	L14	S02_OT4A_L4	YT7	IYT7	OE=IYTOEN
260	34	26	M15	S02_OT4A_L4	YT6	IYT6	OE=IYTOEN
261	35	159	K12	S02_OT4A_L4	YT5	IYT5	OE=IYTOEN
262	36	123	L13	S02_OT4A_L4	YT4	IYT4	OE=IYTOEN
263	37	79	M14	S02_OT4A_L4	YT3	IYT3	OE=IYTOEN
264				S02_VDD18_L4	VDD18	VDD18	1.8V VDD core
265				S02_VSS_L4	VSS	VSS	Ground
266				S02_VDD33_L4	VDD33	VDD33	3.3V VDD I/O
267				S02_OT4A_L4	YT2	IYT2	OE=IYTOEN
268				S02_OT4A_L4	YT1	IYT1	OE=IYTOEN
269				S02_OT4A_L4	YT0	IYT0	OE=IYTOEN
270	38	27	N15	S02_IT4N_L4	YTOEN	IYTOEN	
271				S02_VSS_L4	VSS	VSS	Ground
272				S02_VSS_L4	VSS	VSS	Ground
273				S02_VDD33_L4	VDD33	VDD33	3.3V VDD I/O
274				S02_VSS_L4	VSS	VSS	Ground
275				S02_VDD18_L4	VDD18	VDD18	1.8V VDD core
276	39	80	N14	S02_OT4A_L4	YTALL	IYTALL	OE=VDD18
277	40	160	L12	S02_IT4N_L4	RST	IRST	
278				S02_VSS_L4	VSS	VSS	Ground
279				S02_VSS_L4	VSS	VSS	Ground
280				S02_VSS_L4	VSS	VSS	Ground
281	41	124	M13	S02_VDD18_L4	VDD18	VDD18	1.8V VDD core
282				S02_VSS_L4	VSS	VSS	Ground
283				S02_VDD33_L4	VDD33	VDD33	3.3V VDD I/O
284				S02_VDD18_L4	VDD18	VDD18	1.8V VDD core
285				S02_VSS_L4	VSS	VSS	Ground
286	42	28	P15	S02_VSS_L4	VSS	VSS	Ground
287				S02_VDD18_L4	VDD18	VDD18	1.8V VDD core
288				S02_CORNER_VER2_L4	VDD18	VDD18	1.8V VDD core
289				S02_CORNER_VER2_L4	VDD33	VDD33	3.3V VDD I/O
290				S02_CORNER_VER2_L4	VSS	VSS	Ground
291	43	29	R15	pad90_4M_noM123	VGUARD_IO	VGUARD_IO	IO Buffer guard voltage
292	44	125	N13	pad90_4M_noM123	VBIAS	VBIAS	Bias Voltage
293				-	-	-	none
294				-	-	-	none

電源/GND	Pad	Pin
VDD33	11	3
VDD18	15	4
VSS	28	4

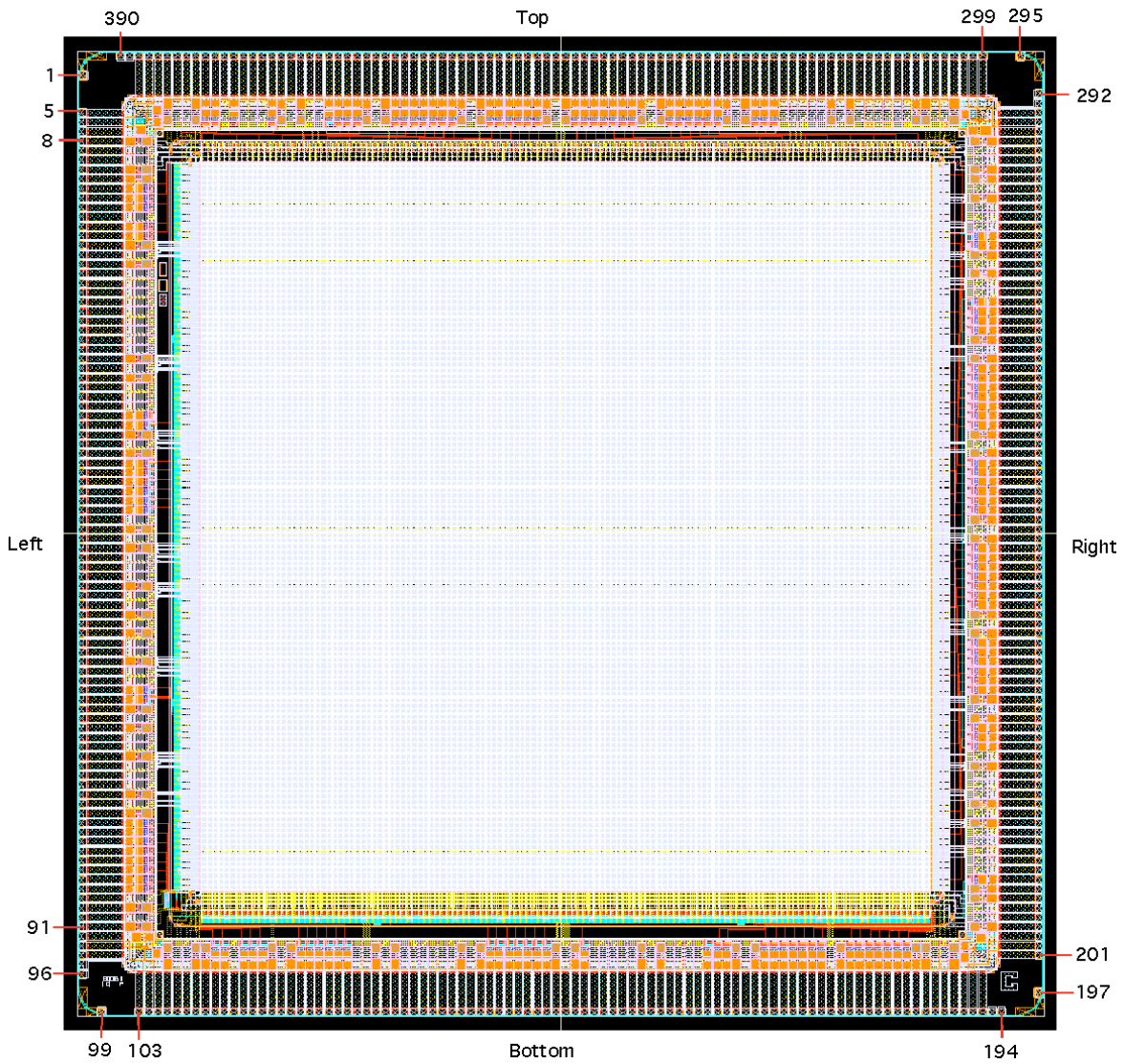
TOP

PAD Position	W/B No.	OKI Pin No.	EIAJ Pin No.	Buffer	Pin Name	Inside Name	I/O	Comment
295	45	161	M12	pad90_4M.noM123	VDET	VDET		Handle wafer voltage
296				-	-	-		none
297				-	-	-		none
298				-	-	-		none
299	46	81	P14	S02_CORNER_VER2_L4	VDD18	VDD18		1.8V VDD core
300	47	30	R14	S02_CORNER_VER2_L4	VDD33	VDD33		3.3V VDD I/O
301	48	126	N12	S02_CORNER_VER2_L4	VSS	VSS		Ground
302				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
303				S02_VSS_L4	VSS	VSS		Ground
304				S02_VSS_L4	VSS	VSS		Ground
305				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
306				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
307				S02_VSS_L4	VSS	VSS		Ground
308				S02_VSS_L4	VSS	VSS		Ground
309				S02_VSS_L4	VSS	VSS		Ground
310				S02_VSS_L4	VSS	VSS		Ground
311				S02_VSS_L4	VSS	VSS		Ground
312				S02_VSS_L4	VSS	VSS		Ground
313	49	162	M11	S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
314	50	82	P13	S02_VSS_L4	VSS	VSS		Ground
315	51	31	R13	S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
316				S02_VSS_L4	VSS	VSS		Ground
317				S02_VSS_L4	VSS	VSS		Ground
318				S02_VSS_L4	VSS	VSS		Ground
319				S02_VSS_L4	VSS	VSS		Ground
320				S02_VSS_L4	VSS	VSS		Ground
321				S02_OT4A_L4	XT31	IXT31		OE=IXTOEN
322				S02_OT4A_L4	XT30	IXT30		OE=IXTOEN
323				S02_OT4A_L4	XT29	IXT29		OE=IXTOEN
324				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
325				S02_VSS_L4	VSS	VSS		Ground
326				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
327	52	83	P12	S02_OT4A_L4	XT28	IXT28		OE=IXTOEN
328	53	127	N11	S02_OT4A_L4	XT27	IXT27		OE=IXTOEN
329	54	32	R12	S02_OT4A_L4	XT26	IXT26		OE=IXTOEN
330	55	163	M10	S02_OT4A_L4	XT25	IXT25		OE=IXTOEN
331	56	84	P11	S02_OT4A_L4	XT24	IXT24		OE=IXTOEN
332	57	33	R11	S02_OT4A_L4	XT23	IXT23		OE=IXTOEN
333				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
334				S02_VSS_L4	VSS	VSS		Ground
335				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
336	58	128	N10	S02_OT4A_L4	XT22	IXT22		OE=IXTOEN
337	59	85	P10	S02_OT4A_L4	XT21	IXT21		OE=IXTOEN
338	60	34	R10	S02_OT4A_L4	XT20	IXT20		OE=IXTOEN
339	61	164	M9	S02_OT4A_L4	XT19	IXT19		OE=IXTOEN
340	62	129	N9	S02_OT4A_L4	XT18	IXT18		OE=IXTOEN
341	63	86	P9	S02_OT4A_L4	XT17	IXT17		OE=IXTOEN
342	64	35	R9	S02_OT4A_L4	XT16	IXT16		OE=IXTOEN
343				S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
344				S02_VSS_L4	VSS	VSS		Ground
345	65	36	R8	S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O
346	66	87	P8	S02_OT4A_L4	XT15	IXT15		OE=IXTOEN
347	67	165	M8	S02_OT4A_L4	XT14	IXT14		OE=IXTOEN
348	68	130	N8	S02_OT4A_L4	XT13	IXT13		OE=IXTOEN
349	69	37	R7	S02_OT4A_L4	XT12	IXT12		OE=IXTOEN
350	70	88	P7	S02_OT4A_L4	XT11	IXT11		OE=IXTOEN
351	71	131	N7	S02_OT4A_L4	XT10	IXT10		OE=IXTOEN
352	72	38	R6	S02_VDD18_L4	VDD18	VDD18		1.8V VDD core
353	73	166	M7	S02_VSS_L4	VSS	VSS		Ground
354				S02_VDD33_L4	VDD33	VDD33		3.3V VDD I/O

355	74	89	P6	S02_OT4A_L4	XT9	IXT9	OE=IXTOEN
356	75	132	N6	S02_OT4A_L4	XT8	IXT8	OE=IXTOEN
357	76	39	R5	S02_OT4A_L4	XT7	IXT7	OE=IXTOEN
358	77	90	P5	S02_OT4A_L4	XT6	IXT6	OE=IXTOEN
359	78	40	R4	S02_OT4A_L4	XT5	IXT5	OE=IXTOEN
360	79	167	M6	S02_OT4A_L4	XT4	IXT4	OE=IXTOEN
361	80	133	N5	S02_OT4A_L4	XT3	IXT3	OE=IXTOEN
362				S02_VDD18_L4	VDD18	VDD18	1.8V VDD core
363				S02_VSS_L4	VSS	VSS	Ground
364	81	91	P4	S02_VDD33_L4	VDD33	VDD33	3.3V VDD I/O
365				S02_OT4A_L4	XT2	IXT2	OE=IXTOEN
366				S02_OT4A_L4	XT1	IXT1	OE=IXTOEN
367				S02_OT4A_L4	XT0	IXT0	OE=IXTOEN
368	82	41	R3	S02_IT4N_L4	XTOEN	IXTOEN	
369	83	92	P3	S02_VSS_L4	VSS	VSS	Ground
370				S02_VSS_L4	VSS	VSS	Ground
371	84	168	M5	S02_VDD18_L4	VDD18	VDD18	1.8V VDD core
372				S02_VSS_L4	VSS	VSS	Ground
373				S02_VDD33_L4	VDD33	VDD33	3.3V VDD I/O
374	85	134	N4	S02_OT4A_L4	XTALL	IXTALL	
375				S02_VSS_L4	VSS	VSS	Ground
376				S02_VSS_L4	VSS	VSS	Ground
377				S02_VSS_L4	VSS	VSS	Ground
378	86	42	R2	iod_L4	TIN	TIN	
379				S02_VSS_L4	VSS	VSS	Ground
380	87	43	R1	S02_OT4A_L4	DSEL0	IDSEL0	OE=VDD18
381	88	135	N3	S02_OT4A_L4	CSEL0	ICSEL0	OE=VDD18
382				S02_VDD18_L4	VDD18	VDD18	1.8V VDD core
383				S02_VSS_L4	VSS	VSS	Ground
384				S02_VSS_L4	VSS	VSS	Ground
385				S02_VDD18_L4	VDD18	VDD18	1.8V VDD core
386				S02_CORNER_VER2_L4	VDD18	VDD18	1.8V VDD core
387				S02_CORNER_VER2_L4	VDD33	VDD33	3.3V VDD I/O
388				S02_CORNER_VER2_L4	VSS	VSS	Ground
389				pad90_4M_noM123			
390				pad90_4M_noM123			
391				-	-	-	none
392				-	-	-	none

電源/GND	Pad	Pin
VDD33	10	4
VDD18	13	4
VSS	30	4

MX1238 10mm chip, Pad Position, 2008.3.28, Y.Arai(KEK)



W/B No.

